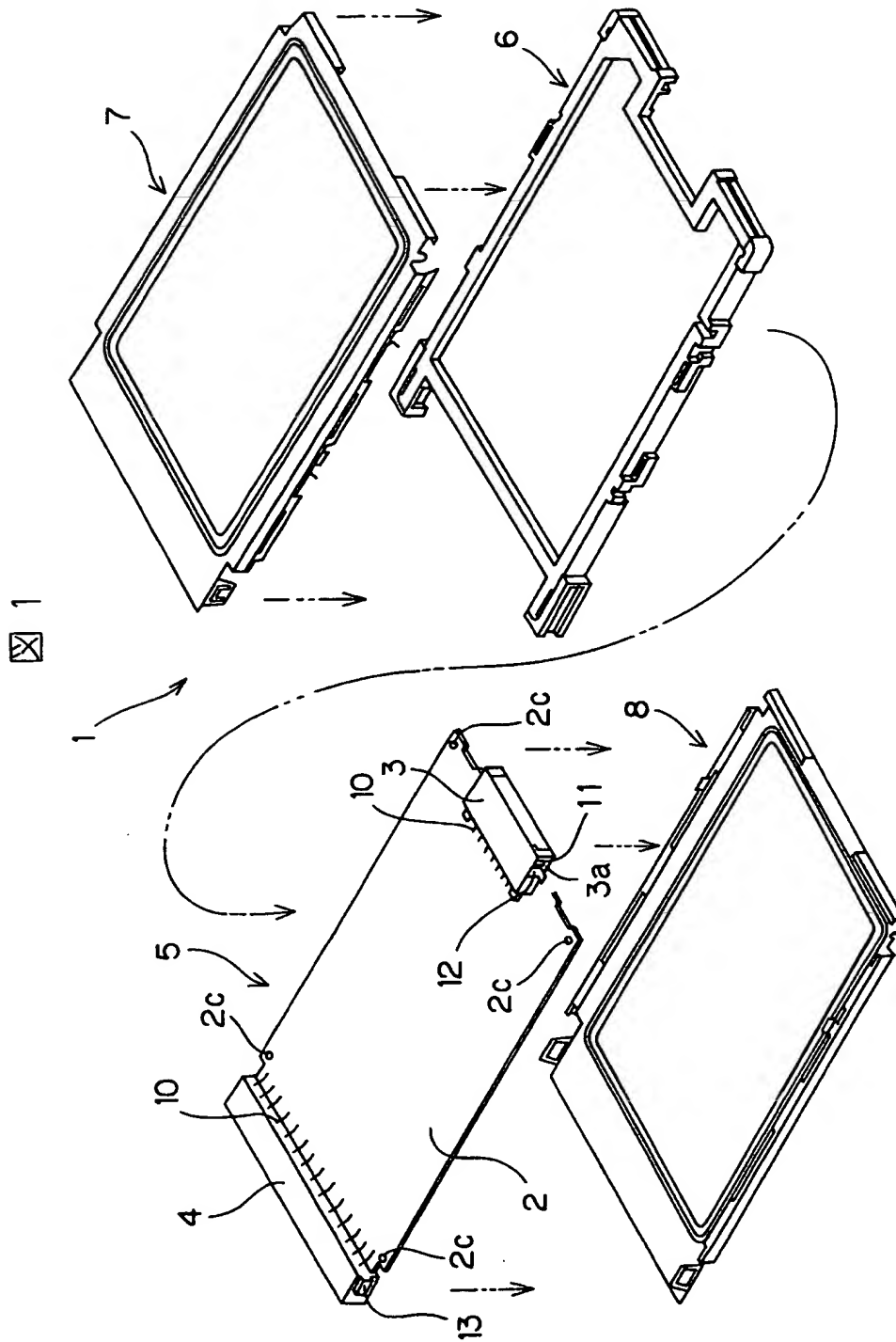




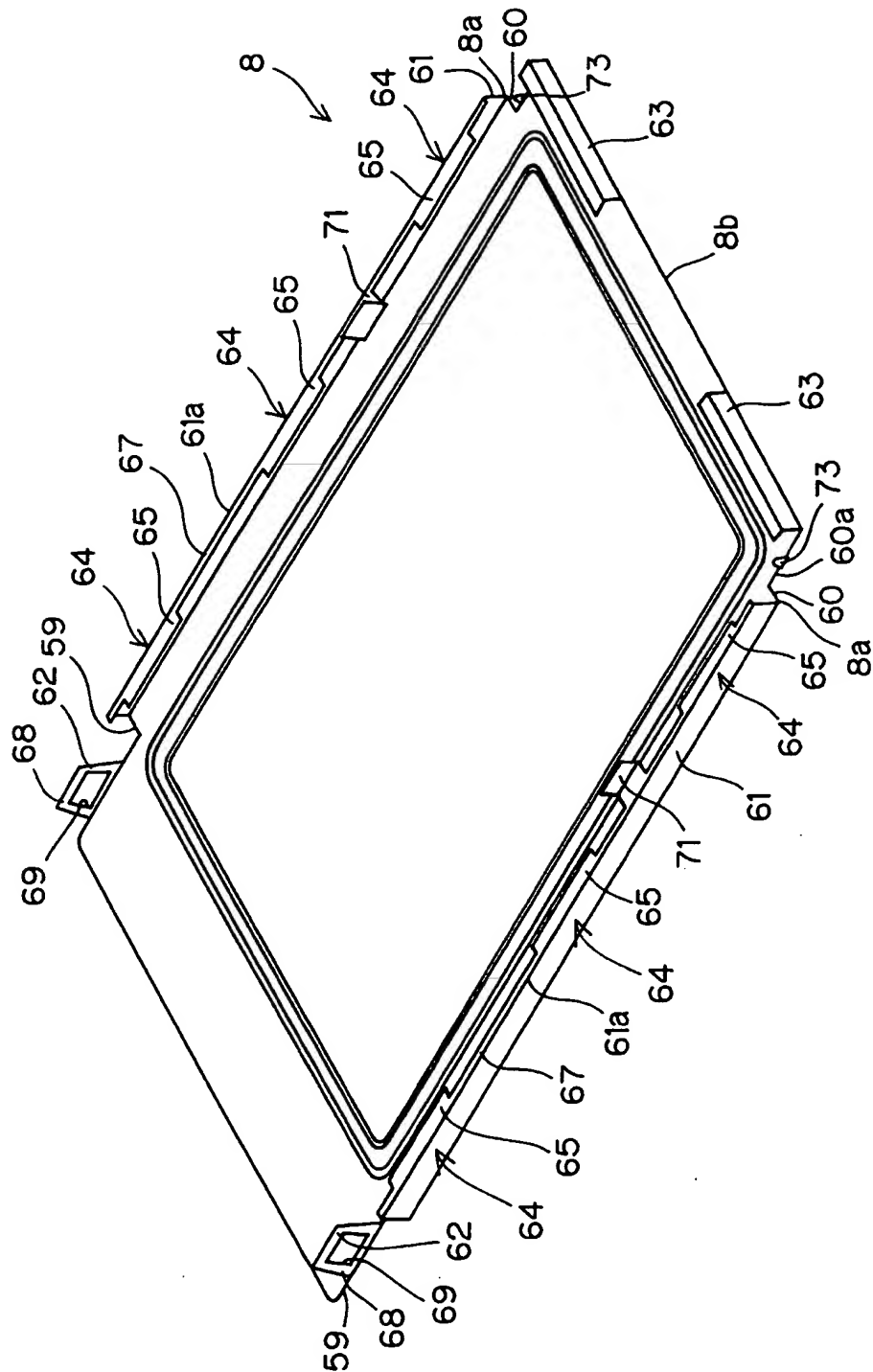
<p>(51) 国際特許分類 G06K 19/077</p>	<p>A1</p>	<p>(11) 国際公開番号 WO99/53437</p> <p>(43) 国際公開日 1999年10月21日(21.10.99)</p>
<p>(21) 国際出願番号 PCT/JP99/01950</p> <p>(22) 国際出願日 1999年4月12日(12.04.99)</p> <p>(30) 優先権データ 特願平10/103212 1998年4月14日(14.04.98) JP</p> <p>(71) 出願人 (米国を除くすべての指定国について) 日本庄着端子製造株式会社 (JAPAN SOLDERLESS TERMINAL MFG. CO., LTD.)[JP/JP] 〒542-0081 大阪府大阪市中央区南船場2丁目4番8号 Osaka, (JP)</p> <p>(72) 発明者 ; および (75) 発明者 / 出願人 (米国についてのみ) 庄原佳孝(SHOBARA, Yoshitaka)[JP/JP] 〒224-0055 神奈川県横浜市都筑区加賀原2-7-11 Kanagawa, (JP) 鷺埜 清(WASHINO, Kiyoshi)[JP/JP] 〒213-0023 神奈川県川崎市高津区子母口411-101 Kanagawa, (JP) 東地昭博(TOCHI, Akihiro)[JP/JP] 〒224-0005 神奈川県横浜市都筑区荏田東2-3-27 Kanagawa, (JP)</p>		<p>(74) 代理人 弁理士 亀井弘勝(KAMEI, Hirokatsu) 〒541-0054 大阪府大阪市中央区南本町4丁目5番20号 住宅金融公庫・住友生命ビル12F あい特許事務所内 Osaka, (JP)</p> <p>(81) 指定国 US, 欧州特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE)</p> <p>添付公開書類 国際調査報告書</p>
<p>(54)Title: FRAME KIT FOR PC CARD, PC CARD, AND METHOD OF MANUFACTURING PC CARD</p> <p>(54)発明の名称 PCカード用フレームキットおよびPCカードならびにPCカードの製造方法</p> <div data-bbox="440 1245 1068 1665"> </div> <p>(57) Abstract A frame kit for PC card, comprising a frame for holding a substrate assembly comprising a substrate and connectors attached thereto and a pair of panels for covering the upper and lower surfaces of the substrate assembly installed on the frame, each of the pair of panels having a rotatably engaged piece engaged rotatably with the frame at the rear end of the panel, having a front lock engaging piece for engaging the panels with each other in the locked state on the front end side of both sides of the panel, and also having a pressing piece press-fitted into the frame at at least one side of the panel, the frame having a rotatably engaged piece groove for rotatably receiving the rotatably engaged piece at a rear end lever, and having a pressing groove for receiving the pressing piece at at least one lever corresponding to the pressing piece.</p>		

1 / 9



3/9

3



5/9

図 5C

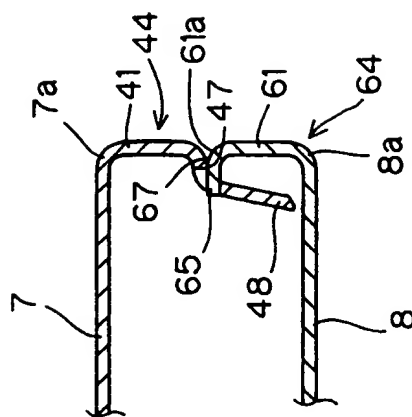


図 5B

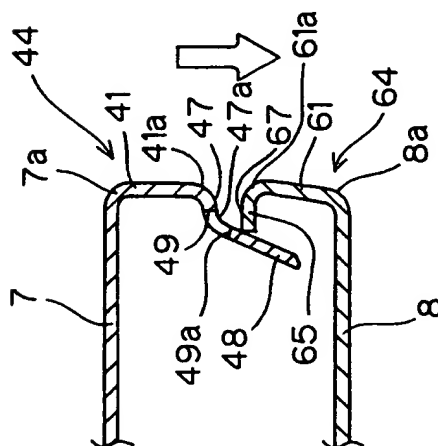
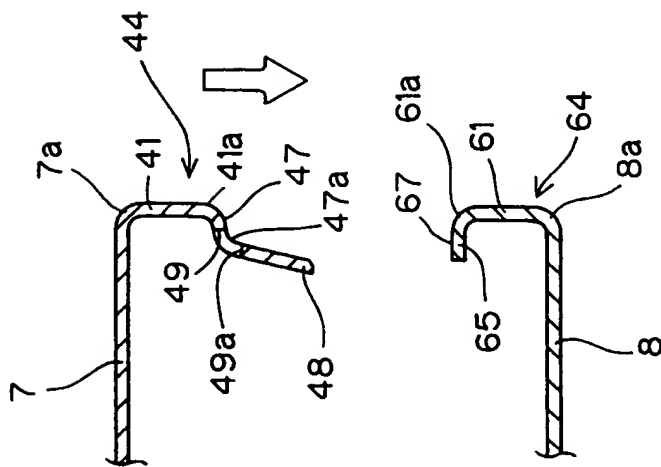
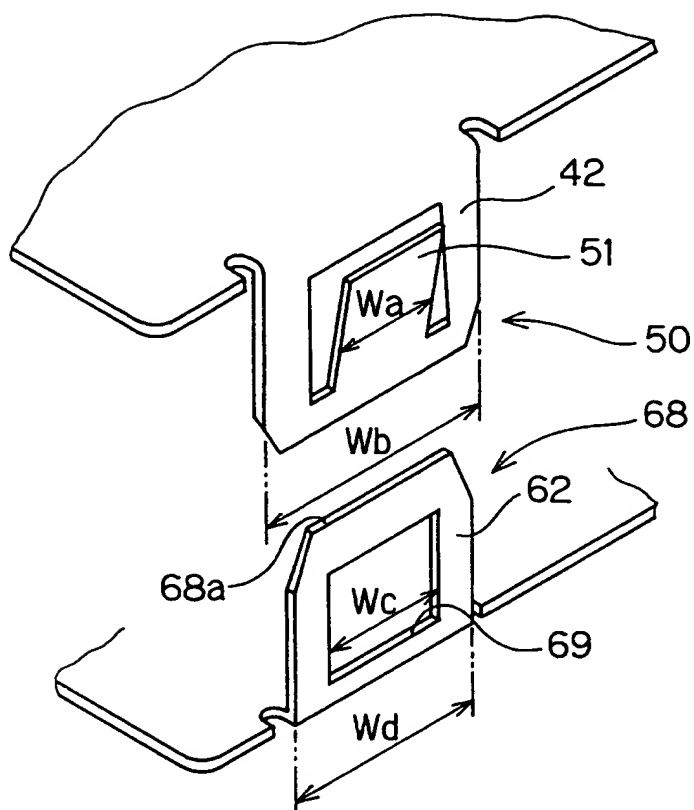


図 5A



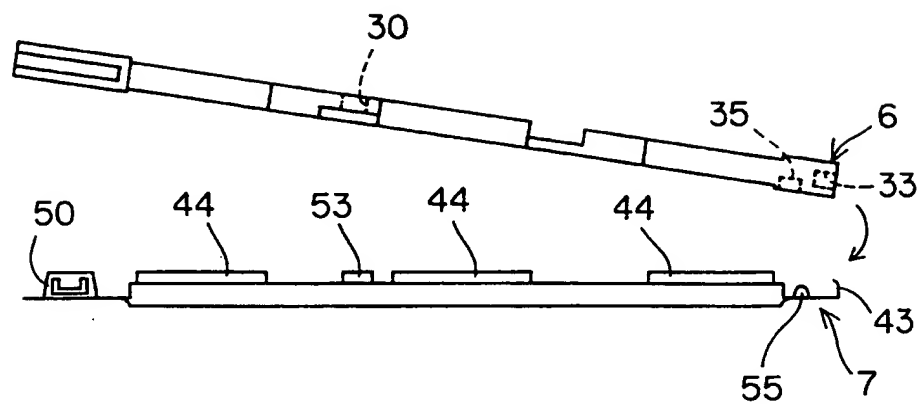
6/9

6

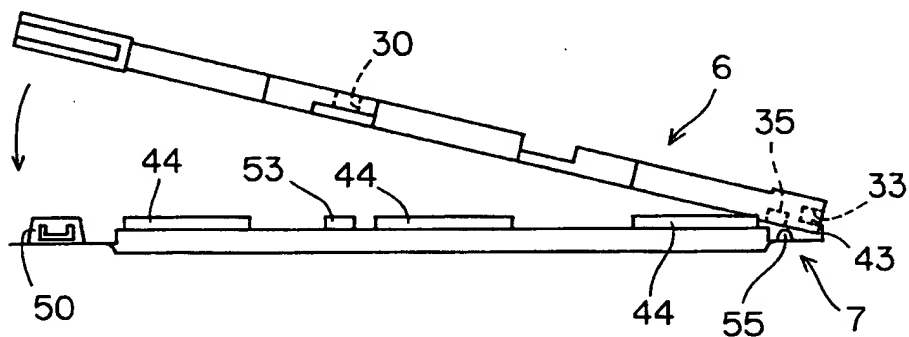


7/9

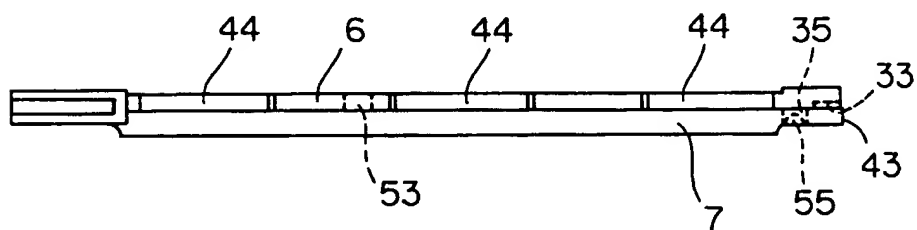
☒ 7A



☒ 7B

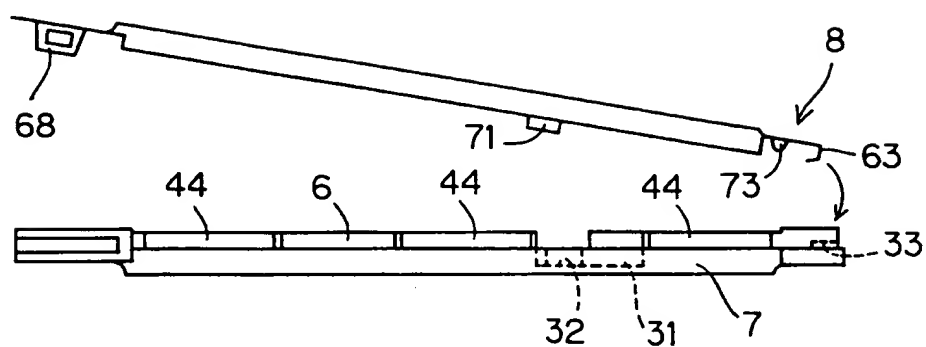


☒ 7C

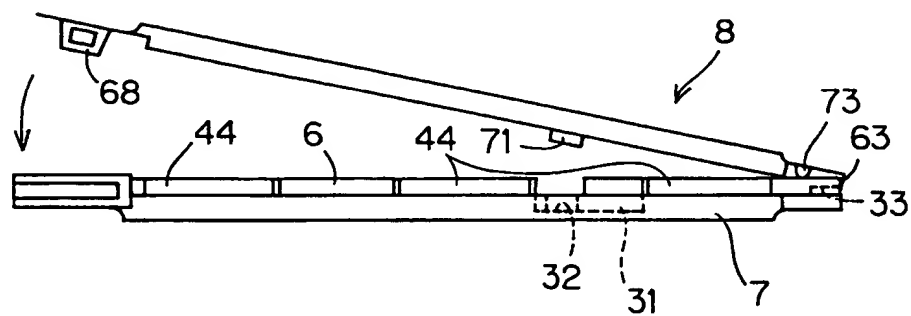


8/9

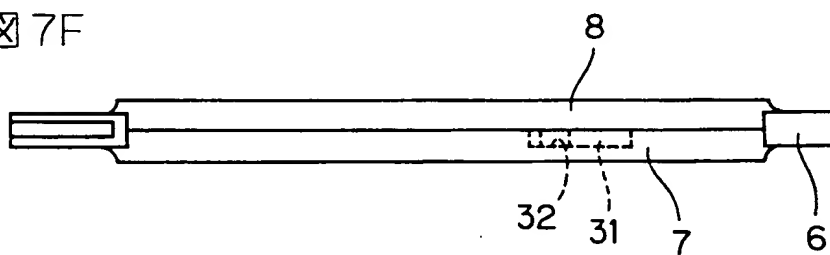
☒ 7D



☒ 7E



☒ 7F



9/9

8

